

Calendrier des Devoirs surveillés (Matières : Régime Mixte) du 2ème Semestre 2023-2024

Date: **25/02/2024**

1ère Année (LMD)



Niveau	Classe	Date Horaire	Lundi		Mardi		Mercredi		Jeudi		Vendredi	
			11/03/2024		12/03/2024		13/03/2024		14/03/2024		15/03/2024	
			9h:00 à 10h:00	12h00 à 13h:00	9h:00 à 10h:00	12h00 à 13h:00			9h:00 à 10h:00	12h00 à 13h:00	9h:00 à 10h:00	11h45 à 12h:45
1ère Année	EEA		Algèbre2	Electromagnétisme	Electronique analogique	Bases de données			thermodynamique	Fonctions d'électronique Numérique	Analyse2	Programmation avancée
	TIC		Algèbre2	Electromagnétisme	Electronique analogique	Bases de données			thermodynamique	Fonctions d'électronique Numérique	Analyse2	Programmation avancée
	SI		Algèbre2	Atelier de programmation2	Fondements des réseaux	Fondements des Bases de données			Algorithmes et structure de données et complexité	Programmation Pyton	Analyse2	Système d'exploitation2
	ISI		Algèbre 2	Architecture des ordinateurs	Initiation au traitement du signal	Transmission de données			Algorithmes et structure de données	Fonctions électroniques	Analyse2	Système d'exploitation2

Réalisé par Le service Examen

Ing. Sana Maiza

Approuvé par Le Directeur

Dr. Naoufel Zitouni

Date: 25/02/2024 MAJ 08/03/24

2ème Année (LMD)



Niveau	Classe	Date Horaire	Lundi 11/03/2024		Mardi 12/03/2024		Mercredi 13/03/2024		Jeudi 14/03/2024		Vendredi 15/03/2024	
			10h:30 à 11h:30	13h30 à 14h:30	10h:30 à 11h:30	13h30 à 14h:30			10h:30 à 11h:30	13h30 à 14h:30	10h:30 à 11h:30	13h30 à 14h:30
2ème Année	EEA -EI	Systèmes Embarqués	Electronique de puissance	Architecture Programmation des DSP	Automatisme Discrète				Automatisme Industriel		Machines Electriques	
	EEA -AII		Electronique de puissance	Architecture Programmation des DSP	Automatique Echantillonnée				Automatisme Industriel	Technologie et synthèse VHDL	Machines Electriques	
	EEA -EA	Systèmes Embarqués	Electronique de puissance	Réseaux temps réels	Automatisme Discrète				Automatisme Industriel		Machines Electriques	
	EEA -SE	Architecture des Systèmes Embarqués	Electronique de puissance	introduction au VHDL	Automatisme Discrète				Automatisme Industriel	Synthèse VHDL	Machines Electriques	Capteurs
	TIC	communication numérique		Réseaux TCP/IP	radio communications				Internet des objets	Systèmes de communications Optiques	Antennes & lignes de transmissions	
	SI	Fondements de l'intelligence artificielle (programmation IA)	Technologies et programmation web	Entrepôts de données					Tests de logiciels (certification ISTQB)	Techniques d'indexation	Techniques de compilation	Administration des bases de données
	ISI-IRS	Sécurité informatique	Infrastructure Data Center	Réseaux IP	Ingénierie des bases de données				Architecture SAO et web service	Administration des réseaux	Administration systèmes Unix (LPIC-1)	Administration systèmes windows
	ISI-SEIO	Sécurité informatique	Développement Mobile	Système sur puce (SoC)& Technologies d'interfaçage	Architectures et protocoles Réseaux				Test logiciel (Certification ISTQB)	Conception des circuits logiques & synthèse VHDL**	Technique de codage d'objets multimédias	Programmation on web

matière le DS de cette matière ne sera pas pendant la semaine bloquée mais durant les cours habituels

Réalisé par Le service Examen

Ing. Sana Maiza

Approuvé par Le Directeur

Dr. Naoufel Zitouni

Calendrier des Devoirs surveillés (Matières : Régime Mixte) du 2ème Semestre 2023 - 2024

Date: 25/02/2024 MAJ 08/03/24

Master CSI & Master RT & Master CPS



Niveau	Classe	Lundi		Mardi		Mercredi		Jeudi		Vendredi	
		11/03/2024		12/03/2024		13/03/2024		14/03/2024		15/03/2024	
		10h:30 à 11h:30	13h30 à 14h:30	10h:30 à 11h:30	13h30 à 14h:30	9h:00 à 10h:00	11h00 à 12h:00	10h:30 à 11h:30	13h30 à 14h:30	10h:30 à 11h:30	13h30 à 14h:30
Master-CSI	1MP-CSI	Architectures et programmation DSP	Modélisation & commande des convertisseurs	Commande et Programmation des systèmes Robotisés	optimisation & recherche opérationnelle	Programmation Labview-		Architecture I.O.T	Réseaux de Capteurs Sans Fils RSCSF (WSN)	Synthèse des régulateurs analogiques et numériques	Gestion d'énergie électrique
Master-RT	1MP-SSR	Programmation Python Avancée	Développement web	Cisco CCNA	Protocoles réseaux	Gestion de projets	Anglais scientifique 2	Optimisation combinatoire	Administration des réseaux	Protocoles de sécurité	Développement embarqué
	1MP-TRT	Programmation Python Avancée	Développement web	Antennes	Circuits et systèmes RF	Gestion de projets	Anglais scientifique 2	Optimisation combinatoire	Communication optique	Protocoles de sécurité	Techniques avancées de communication numérique
Master - CPS	1MP-CPS	Machine-Learning	Mobile and Ubiquitous Computing	Industrial Communication Protocols	Mobile Communication Networks		Embedded platforms		Control systems		Computer Vision

matière le DS de cette matière ne sera pas pendant la semaine bloquée mais durant les cours habituels

Réalisé par Le service Examen

Ing. Sana Maiza

Approuvé par Le Directeur

Dr. Naoufel Zitouni